

Don Miguel Ángel Fernández Granero, Secretario del Departamento de Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica de la Universidad de Cádiz

CERTIFICA:

Que en la reunión del Consejo de Departamento celebrada el 26 de septiembre de 2012 (Acta pendiente de aprobación) se acordó por unanimidad proponer a la Vicerrectora de Ordenación Académica y Personal, el **nombramiento como Colaborador Honorario a los profesores** de este departamento que se jubilarán a finales de este mes de septiembre: **D. Juan Manuel Barrientos Villar y D. Julio Terrón Pernía** así como la **prórroga de nombramiento de Colaborador Honorario del profesor D. Diego Gómez Vela**.

Y para que así conste y surta los efectos oportunos expido el presente certificado en Cádiz a veintiséis de septiembre de dos mil doce.

VºBº Director del departamento



Fdo.: Manuel Jesús López Sánchez

El Secretario,





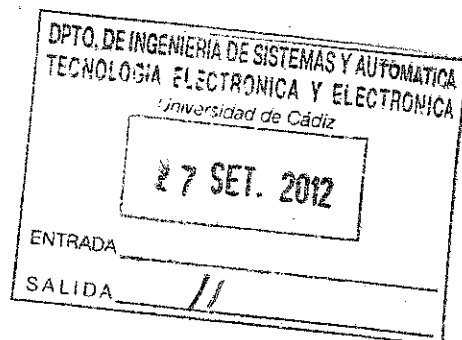
Universidad
de Cádiz

Departamento de Ingeniería de Sistemas y
Automática, Tecnología Electrónica y
Electrónica

C/ Chile, 1 11003 Cádiz.
Tel. 956015144. Fax. 956015101
ingenieria.sistemas@uca.es

Vicerrectorado de Ordenación Académica y Personal
C/Ancha
Cádiz

26 de septiembre de 2012



Adjunto remito certificado de Consejo de Departamento con la propuesta de nombramiento como Colaborador Honorario de D. Juan Manuel Barrientos Villar y D. Julio Terrón Pernía y la prórroga de D. Diego Gómez Vela.

Se acompaña Curriculum Vitae e información recibida de los candidatos propuestos.

Atentamente,

Manuel Jesús López Sánchez
Director del Departamento.



Solicitud de Profesor Colaborador Honorario

DATOS PERSONALES

Primer Apellido		Segundo Apellido	Nombre
BARRIENTOS		VILLAR	JUAN MANUEL
N.I.F.	Fecha Nacimiento	Domicilio (calle, plaza, nº portal, piso, letra)	Código Postal
31190392T	26/03/1952	C/ ARENAL, 1, 2ºB, ESC. DERECHA	11100
Municipio		Provincia	Correo Electrónico
SAN FERNANDO		CÁDIZ	juan.barrientos@uca.es
			Teléfono
			626019388 / 956884776

DATOS ADMINISTRATIVOS

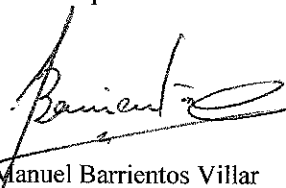
Cuerpo/Categoría/Escala	Departamento
Profesor Titular de Universidad	Ingeniería en Automática, Electrónica, Arquitectura y Redes de Computadores
Área de Conocimiento	Destino
Arquitectura y Tecnología de Computadores	Escuela Superior de Ingeniería

MANIFIESTA: Que con fecha 30 de septiembre de 2012 pasará a la situación de jubilado.

SOLICITA:

Ser nombrado Profesor Colaborador Honorario para el curso 2012/13 en el área de Arquitectura y Tecnología de Computadores.

En Cádiz, a 12 de septiembre de 2012



Fdo.: Juan Manuel Barrientos Villar

**SR. DIRECTOR DEL DEPARTAMENTO DE INGENIERÍA EN AUTOMÁTICA,
ELECTRÓNICA, ARQUITECTURA Y REDES DE COMPUTADORES.-**

Curriculum vitae

Nombre: Juan Manuel Barrientos Villar

Fecha: 12 de septiembre de 2012

1. ACTIVIDAD INVESTIGADORA.

1.A. CALIDAD Y DIFUSIÓN DE RESULTADOS DE LA ACTIVIDAD INVESTIGADORA

1.A.1. PUBLICACIONES CIENTÍFICAS INDEXADAS CON UN ÍNDICE DE CALIDAD RELATIVO

AUTORES

A. Quirós Olozábal, D. Gómez Vela, J.M. Barrientos Villar,

Nº DE AUTORES

3

POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

3

TÍTULO

Integrated voltage regulator SPICE model

CLAVE *

Artículo

NOMBRE DE LA REVISTA

ELECTRONICS LETTERS

VOLUMEN

32

PÁGINAS

Desde: 1046 Hasta: 1047

EDITORIAL

The Institution of Electrical Engineers

CIUDAD

Londres

PAÍS DE PUBLICACIÓN

Reino Unido de Gran Bretaña e Irlanda del Norte (el)

AÑO DE PUBLICACIÓN

1996

ISSN

0013-5194

INDICIOS DE CALIDAD

- A) ¿PUBLICACIÓN INDEXADA EN JCR? Sí
- B) ¿INFORMACIÓN OBTENIDA DE FORMA AUTOMÁTICA? Sí
- C) BASE DE DATOS DE INDEXACIÓN: SCI
- D) AÑO: 1998
- E) ÍNDICE DE IMPACTO: 1.152
- F) POSICIÓN QUE OCUPA LA REVISTA EN LA CATEGORÍA: 32
- G) TERCIL: No Disponible
- H) CATEGORÍA: ENGINEERING, ELECTRICAL & ELECTRONIC
- I) OTROS INDICIOS (Para cumplimentar este apartado puede consultar las recomendaciones descritas en el capítulo 8 de la Guía de Ayuda):

1.A.1. PUBLICACIONES CIENTÍFICAS INDEXADAS CON UN ÍNDICE DE CALIDAD RELATIVO

AUTORES

A. Quirós Olozábal, J.M. Barrientos Villar, M. Cifredo Chacón,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

3

2

TÍTULO

Reconfiguration-based Time-to-Digital Converter for Virtex FPGAs

CLAVE *

Artículo

NOMBRE DE LA REVISTA

Proceedings 19th International Conference on Field Programmable Logic and Applications (FPL2009)

VOLUMEN

ND

PÁGINAS

Desde: 439 Hasta: 443

EDITORIAL

IEEE FPL2009

CIUDAD

PAÍS DE PUBLICACIÓN

República Checa (la)

AÑO DE PUBLICACIÓN

2009

ISSN

1946-1488

INDICIOS DE CALIDAD

- A) ¿PUBLICACIÓN INDEXADA EN JCR? No
B) BASE DE DATOS DE INDEXACIÓN: CSConference Ranking
C) AÑO: 2009
D) ÍNDICE DE IMPACTO: 0.820
E) POSICIÓN QUE OCUPA LA REVISTA EN LA CATEGORÍA: 24 de 421
F) TERCIL: T1
G) CATEGORÍA: Architecture/Hardware/High-Performance Computing/Tools/Operating Systems
H) OTROS INDICIOS (Para cumplimentar este apartado puede consultar las recomendaciones descritas en el capítulo 8 de la Guía de Ayuda): FPL2009, ISBN 978-1-4244-3892-1. DOI: 10.1109/FPL.2009.5272495. Índice de impacto de 0,82 sobre un máximo valor de 1. Tiene carácter internacional, periodicidad anual, proceso de selección mediante revisión por pares (4 revisores mínimo), comité científico de composición internacional. Las contribuciones a este congreso son difundidas por el IEEE a través de Xplore, y están indexadas a través del sistema de identificación de objetos digitales (DOI), lo que permite también su localización mediante nombre o autor a través de Crossref (www.crossref.org). Esta accesibilidad, junto a la inclusión en el listado "CS Conference Ranking" confiere a sus actas una capacidad de difusión del conocimiento comparable a una revista internacional de prestigio.

1.A.2. PUBLICACIONES CIENTÍFICAS NO INDEXADAS CON UN ÍNDICE DE CALIDAD RELATIVO

AUTORES

A. Quirós Olozábal, D. Gómez Vela, J.M. Barrientos Villar, A. Morgado Estévez,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

4

3

TÍTULO

Evaluación con PSPICE mediante análisis de Montecarlo

CLAVE *

Artículo

NOMBRE DE LA REVISTA O MEDIO DE DIFUSIÓN

Revista Española de Electrónica

VOLUMEN

495

PÁGINAS

Desde: 36 Hasta: 39

EDITORIAL

Ediciones Técnicas REDE

CIUDAD

Barcelona

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1996

ISSN

0482-6396

INDICIOS DE CALIDAD

OTROS INDICIOS (Para cumplimentar este apartado puede consultar las recomendaciones descritas en el capítulo 8 de la Guía de Ayuda)

Revista de divulgación avanzada en temas electrónicos entre profesionales del sector, de periodicidad mensual (en la época de publicación del artículo). Indexada en "Sumarios ICYT de Ciencia y Tecnología", elaborados por el CSIC, y en "Latindex", sistema regional de información en línea para revistas científicas de América Latina, el Caribe, España y Portugal. 65% de artículos de autores no vinculados a la revista. Más de una década en el mercado español. Consejo de redacción con participación científica.

1.A.2. PUBLICACIONES CIENTÍFICAS NO INDEXADAS CON UN ÍNDICE DE CALIDAD RELATIVO

AUTORES

A. Quirós Olozábal, D. Gómez Vela, M.A. Cifredo Chacón, J.M Guerrero Rodríguez, J.M. Barrientos Villar,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

5

5

TÍTULO

Boundary-Scan Interconnect Test Vector Generation During VHDL Synthesis

CLAVE *

Artículo

NOMBRE DE LA REVISTA O MEDIO DE DIFUSIÓN

(Proceedings) EUROCON 2005 - The International Conference on "Computer as a Tool"

VOLUMEN

1

PÁGINAS

Desde: 495 Hasta: 498

EDITORIAL

IEEE

CIUDAD

Belgrado

PAÍS DE PUBLICACIÓN

Serbia

AÑO DE PUBLICACIÓN

2005

ISSN

1-4244-0049-X

INDICIOS DE CALIDAD

OTROS INDICIOS (Para cumplimentar este apartado puede consultar las recomendaciones descritas en el capítulo 8 de la Guía de Ayuda)
Indexado en el "ISI Proceedings". Acceso a través de "IEEE Xplore" y "EI Compendex". DOI: 10.1109/EURCON.2005.1629973. Congreso internacional (contribuciones de 54 países, se rechazaron un 20% de las comunicaciones recibidas) de periodicidad bianual y proceso de selección mediante revisión por pares. Comité científico de composición internacional. Organizado por el IEEE, región 8. Para la publicación se exige la cesión del copyright. IEEE Catalog Number: 05EX1255

1.A.3. LIBROS Y CAPÍTULOS DE LIBROS

AUTORES

J.M. Barrientos Villar, D. Gómez Vela, M.A. Cifredo Chacón, J.M. Guerrero Rodríguez,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

4

1

TÍTULO DEL LIBRO

FPGA-BASED SYSTEMS

TÍTULO DEL CAPÍTULO

Arithmetic and Cryptography: Xilinx vs. Altera: Un estudio comparativo.

CLAVE *

Capítulo de Libro

VOLUMEN

1

COLECCIÓN

PÁGINAS

Desde: 77 Hasta: 84

EDITORIAL

Universidad Autónoma de Madrid

CIUDAD

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

2006

ISBN

84-609-8998-4

INDICIOS DE CALIDAD

Nº de citas:

Reseñas en revistas científicas especializadas:

Traducciones a otras lenguas:

Otros (especificar): El libro cubre diversos aspectos relacionados con el diseño basado en FPGA: DSP, aritmética de computadores, criptografía, sistemas de control, instrumentación, procesado de vídeo, procesadores empujados, test y lenguajes de alto nivel. Recoge una selección de 45 contribuciones presentadas en la "II Southern Conference on Programmable Logic - SPL2006", celebrada en marzo de 2006, en Mar del Plata, Argentina. Los autores pertenecen a nueve países de Europa y América. Comité científico de composición internacional. Todos los trabajos fueron evaluados por al menos tres revisores. A partir del año 2007 los trabajos seleccionados son difundidos por el IEEE a través de Xplore.

AUTORES

J.M. Barrientos Villar, D. Gómez Vela, F.J. Lucas Fernández, A. Quirós Olozábal,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

4

1

TÍTULO DEL LIBRO

FPGA-BASED SYSTEMS

TÍTULO DEL CAPÍTULO

Arithmetic and Cryptography: Síntesis de circuitos aritméticos sobre FPGAs:
Un estudio cuantitativo

CLAVE *

Capítulo de Libro

VOLUMEN

1

COLECCIÓN

PÁGINAS

Desde: 85 Hasta: 95

EDITORIAL

Universidad Autónoma de Madrid

CIUDAD

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

2006

ISBN

84-609-8998-4

INDICIOS DE CALIDAD

Nº de citas:

Reseñas en revistas científicas especializadas:

Traducciones a otras lenguas:

Otros (especificar): El libro cubre diversos aspectos relacionados con el diseño basado en FPGA: DSP, aritmética de computadores, criptografía, sistemas de control, instrumentación, procesado de video, procesadores empotrados, test y lenguajes de alto nivel. Recoge una selección de 45 contribuciones presentadas en la "II Southern Conference on Programmable Logic - SPL2006", celebrada en marzo de 2006, en Mar del Plata, Argentina. Los autores pertenecen a nueve países de Europa y América. Comité científico de composición internacional. Todos los trabajos fueron evaluados por al menos tres revisores. A partir del año 2007 los trabajos seleccionados son difundidos por el IEEE a través de Xplore.

1.A.4. CREACIONES ARTÍSTICAS Y PROFESIONALES

1.A.5. CONGRESOS

AUTORES

D. Gómez, J.M. Barrientos, A. Quirós, A. Morgado, M. Márquez, J. Fernández,

TÍTULO

C-testable non restoring array divider (NORESDIV)

ENTIDAD ORGANIZADORA

EUROCHIP (Commission of the European Communities)

CONGRESO

Fourth EUROCHIP Workshop on VLSI Design Training

TIPO DE PARTICIPACIÓN*

Póster

PUBLICACIÓN (ISSN/ISBN)

VOLUMEN

PÁGINAS

Desde: Hasta:

LUGAR DE CELEBRACIÓN

Toledo, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

29/09/1993

FECHA FIN

01/10/1993

AUTORES

Dpto. Ingeniería E.N. Bazán, Grupo Micro-Circuitos Electrónicos Universidad de Sevilla, Grupo Diseño Circuitos Microelectrónicos Universidad de Cádiz,

TÍTULO

Desarrollo de un convertidor de coordenadas polares a cartesianas

ENTIDAD ORGANIZADORA

Arquitectura y Tecnología de Computadores. Univ. Málaga

CONGRESO

VIII Congreso Diseño de Circuitos Integrados

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

VOLUMEN

1

PÁGINAS

Desde: 3 Hasta: 8

LUGAR DE CELEBRACIÓN

Málaga, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

09/11/1993

FECHA FIN

11/11/1993

AUTORES

A. Vizcaíno Sánchez, F.J. Lucas Fernández, D. Gómez Vela, A. Quirós
Olozábal, J.M. Barrientos Villar,

TÍTULO

Flex Boundary Scan Ring

ENTIDAD ORGANIZADORA

European Design and Automation Association/IEEE Computer Society

CONGRESO

The European Design and Test Conference - 1996

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

VOLUMEN

1

PÁGINAS

Desde: 169 Hasta: 176

LUGAR DE CELEBRACIÓN

París, Francia

FECHA DE CELEBRACIÓN:

FECHA INICIO

11/03/1996

FECHA FIN

14/03/1996

AUTORES

D. Gómez Vela, C. García López, J.M. Barrientos Villar, F.J. Lucas
Fernández,

TÍTULO

Modelado estructural con VHDL de un comparador de N bits

ENTIDAD ORGANIZADORA

Departamento de Lenguajes y Sistemas Informáticos. Universidad de Cádiz

CONGRESO

II Jornadas Científicas en Tecnología de la Información

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

VOLUMEN

PÁGINAS

LUGAR DE CELEBRACIÓN

FECHA DE CELEBRACIÓN:

FECHA INICIO

FECHA FIN

AUTORES

TÍTULO

ENTIDAD ORGANIZADORA

CONGRESO

TIPO DE PARTICIPACIÓN*

PUBLICACIÓN (ISSN/ISBN)

VOLUMEN

PÁGINAS

LUGAR DE CELEBRACIÓN

FECHA DE CELEBRACIÓN:

FECHA INICIO

FECHA FIN

AUTORES

TÍTULO

ENTIDAD ORGANIZADORA

Technical University of Lodz, Poland - Division of Microelectronics and Computer Science

CONGRESO

Mixed Design of Integrated Circuits and Systems - MIXDES'96

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

83-906066-0-7

VOLUMEN

1

PÁGINAS

Desde: 102 Hasta: 106

LUGAR DE CELEBRACIÓN

Lodz, Polonia

FECHA DE CELEBRACIÓN:

FECHA INICIO

30/05/1996

FECHA FIN

01/06/1996

AUTORES

A. Quirós Olozábal, D. Gómez Vela, J.M. Barrientos Villar, J.M. Lucas Fernández,

TÍTULO

COVI: Controlador de Sistema de Video sobre FPGA

ENTIDAD ORGANIZADORA

Universidad Politécnica de Cataluña

CONGRESO

XI Design of Integrated Circuits and Systems Conference - DCIS96

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

84-89349-83-5

VOLUMEN

1

PÁGINAS

Desde: 475 Hasta: 477

LUGAR DE CELEBRACIÓN

Barcelona - Sitges, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

20/11/1996

FECHA FIN

22/11/1996

AUTORES

E. Leyva Cortés, J.M. Barrientos Villar, A. Morgado Estévez, A. Roa Ciruela,

TÍTULO

Los bancos de prueba en VHDL: aplicación a un sumador de N bits

ENTIDAD ORGANIZADORA

Dptos. de Ingeniería de Sistemas y Automática y de Lenguajes y Sist. Informáticos. Univ. de Cádiz

CONGRESO

III Jornadas Científicas Andaluzas en Tecnologías de la Información

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

84-89867-11-9

VOLUMEN

1

PÁGINAS

Desde: 143 Hasta: 149

LUGAR DE CELEBRACIÓN

Cádiz, España

FECHA DE CELEBRACIÓN:**FECHA INICIO**

23/04/1998

FECHA FIN

24/04/1998

AUTORES

C. Rodríguez Cordón, J.M. Barrientos Villar, A. Morgado Estévez, A.M. Rubido Broullón,

TÍTULO

Implementación de una unidad lógico-aritmética mediante una FPGA

ENTIDAD ORGANIZADORA

Dptos. de Ingeniería de Sistemas y Automática y de Lenguajes y Sist. Informáticos. Univ. de Cádiz

CONGRESO

III Jornadas Científicas Andaluzas en Tecnología de la Información

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

84-89867-11-9

VOLUMEN

1

PÁGINAS

Desde: 274 Hasta: 280

LUGAR DE CELEBRACIÓN

Cádiz, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

23/04/1998

FECHA FIN

23/04/1998

AUTORES

A. Roa Ciruela, A. MÓrgado Estévez, J.M. Barrientos Villar, E. Leyva Cortés,

TÍTULO

Diseño de un coprocesador matemático empleando lenguaje de alto nivel

ENTIDAD ORGANIZADORA

Dptos. de Ingeniería de Sistemas y Automática y de Lenguajes y Sist. Informáticos. Univ. de Cádiz

CONGRESO

III Jornadas Científicas Andaluzas en Tecnología de la Información

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

84-89867-11-9

VOLUMEN

1

PÁGINAS

Desde: 150 Hasta: 156

LUGAR DE CELEBRACIÓN

Cádiz, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

23/04/1998

FECHA FIN

24/04/1998

AUTORES

Juan M. Barrientos Villar,

TÍTULO

Sistemas dinámicos y control (Moderador)

ENTIDAD ORGANIZADORA

Dptos. de Ingeniería de Sistemas y Automática y de Lenguajes y Sist. Informáticos. Univ. de Cádiz

CONGRESO

III Jornadas Científicas Andaluzas en Tecnologías de la Información

TIPO DE PARTICIPACIÓN*

Participación en la organización

PUBLICACIÓN (ISSN/ISBN)

VOLUMEN

.

PÁGINAS

Desde: Hasta:

LUGAR DE CELEBRACIÓN

Cádiz, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

23/04/1998

FECHA FIN

24/04/1998

AUTORES

C. García López, D. Gómez Vela, F. Lucas Fernández, A. Quirós Olozábal, J.M. Barrientos Villar,

TÍTULO

Modelado para Síntesis de un Generador de Señales Goniométricas de Amplitud Arbitraria

ENTIDAD ORGANIZADORA

Universidade Nova de Lisboa

CONGRESO

Engenharia Electrotécnica Luso_Espanhola, 6ª Jornadas

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

972-595-095-X

VOLUMEN

4

PÁGINAS

Desde: 163 Hasta: 170

LUGAR DE CELEBRACIÓN

Lisboa, Portugal

FECHA DE CELEBRACIÓN:

FECHA INICIO

07/07/1999

FECHA FIN

09/07/1999

AUTORES

J.M. Barrientos Villar, D. Gómez Vela, A. Quirós Olozábal, C. García López,

TÍTULO

Emplazamiento manual en FPGAs

ENTIDAD ORGANIZADORA

Dptos. de Ingeniería de Sistemas y Automática y de Lenguajes y Sist. Informáticos. Univ. de Cádiz

CONGRESO

IV Jornadas Científicas en Tecnologías de la Información

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

CA-883/2000

VOLUMEN

1

PÁGINAS

Desde: 238 Hasta: 243

LUGAR DE CELEBRACIÓN

Cádiz, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

23/11/2000

FECHA FIN

24/11/2000

AUTORES

A. Quirós Olozábal, D. Gómez Vela, J.M. Guerrero Rodríguez, J.M. Barrientos Villar,

TÍTULO

A Control Pattern Generation Algorithm for Boundary-Scan Interconnet Test

ENTIDAD ORGANIZADORA

Microelectronics Engineering Group. Universidad de Cantabria

CONGRESO

XVII Conference on Design of Circuits and Integrated Systems - DCIS'2002

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

84-8102-311-6

VOLUMEN

1

PÁGINAS

Desde: 183 Hasta: 186

LUGAR DE CELEBRACIÓN

Santander, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

19/11/2002

FECHA FIN

22/11/2002

AUTORES

J.M. Barrientos Villar, D. Gómez Vela, F.J. Lucas Fernández, A. Quirós Olozábal,

TÍTULO

Síntesis de Circuitos Aritméticos sobre FPGAs: Un Estudio Cuantitativo

ENTIDAD ORGANIZADORA

Universidad Autónoma de Madrid (España) - Universidad CAECE (Argentina)

CONGRESO

II Southern Conference on Programmable Logic - SPL 2006

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

84-609-8998-4

VOLUMEN

1

PÁGINAS

Desde: 85 Hasta: 95

LUGAR DE CELEBRACIÓN

Mar del Plata, Argentina

FECHA DE CELEBRACIÓN:**FECHA INICIO**

08/03/2006

FECHA FIN

10/03/2006

AUTORES

J.M. Barrientos Villar, D. Gómez Vela, M.A. Cifredo Chacón, J.M. Guerrero Rodríguez,

TÍTULO

XILINX versus ALTERA: Un Estudio Comparativo

ENTIDAD ORGANIZADORA

Universidad Autónoma de Madrid (España) - Universidad CAECE (Argentina)

CONGRESO

II Southern Conference on Programmable Logic - SPL 2006

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

84-609-8998-4

VOLUMEN

1

PÁGINAS

Desde: 77 Hasta: 84

LUGAR DE CELEBRACIÓN

Mar del Plata, Argentina

FECHA DE CELEBRACIÓN:

FECHA INICIO

08/03/2006

FECHA FIN

10/03/2006

AUTORES

A.J. Tomeu Hardasmal, J.M. Barrientos Villar, E. Yrayzoz Díaz de Liaño,

TÍTULO

Integración del autómata celular con código aditivo 683 en un cifrado de bloques de tipo Feistel

ENTIDAD ORGANIZADORA

Universidad Abdelmalek Essaadi - Universidad de Cádiz

CONGRESO

Congreso Científico Internacional de Ingeniería (CCII-2010)

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

978-84-693-0155-5

VOLUMEN

1

PÁGINAS

Desde: 482 Hasta: 488

LUGAR DE CELEBRACIÓN

Tetuán, Marruecos

FECHA DE CELEBRACIÓN:

FECHA INICIO

03/03/2010

FECHA FIN

05/03/2010

1.A.6. CONFERENCIAS Y SEMINARIOS

AUTORES

J.M. Barrientos Villar,

TÍTULO

Coordinador de las sesiones

ENTIDAD ORGANIZADORA

Proyecto OCEAN - Iniciativa Comunitaria ADAP

DENOMINACIÓN DE LA CONFERENCIA O SEMINARIO

Sesiones de Actualización Tecnológica: Adaptación a las nuevas tendencias del mercado (Coordinador)

TIPO DE PARTICIPACIÓN*

Participación en la organización

PUBLICACIÓN (ISSN/ISBN)

VOLUMEN

PÁGINAS

Desde: Hasta:

LUGAR DE CELEBRACIÓN

Cádiz, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

18/05/1997

FECHA FIN

19/05/1997

1.B. CALIDAD Y NÚMERO DE PROYECTOS Y CONTRATOS DE INVESTIGACIÓN

1.B.1. PARTICIPACIÓN EN PROYECTOS DE INVESTIGACIÓN Y/O EN CONTRATOS DE INVESTIGACIÓN

TÍTULO DEL PROYECTO O CONTRATO

ASIC - CPC (prototipo y formación)

ENTIDAD FINANCIADORA

FABA - E.N. Bazán. Importe: 10.328,09 euros

REFERENCIA DEL PROYECTO

OT1992/028

TIPO CONVOCATORIA

Contrato suscrito entre el Grupo de Microelectrónica de la Universidad de Cádiz, la Fábrica de Artillería de la Empresa Nacional Bazán y el Centro Nacional de Microelectrónica. Otros

ENTIDADES PARTICIPANTES

Grupo de Microelectrónica de la Universidad de Cádiz, Fábrica de Artillería de la Empresa Nacional Bazán (FABA) y el Centro Nacional de Microelectrónica (CNM de Sevilla).

DURACIÓN

Desde: 01/05/1992 Hasta: 30/11/1992 N° total de meses: 7

INVESTIGADOR PRINCIPAL

Diego Gómez Vela

Nº DE INVESTIGADORES PARTICIPANTES

4

APORTACIÓN DEL SOLICITANTE AL PROYECTO

Participación en las diversas fases del diseño lógico y físico del prototipo de un ASIC denominado CPC (Convertidor de Coordenadas Polares a Cartesianas). Formación especializada de ingenieros de la empresa financiadora, E.N. Bazán, para el diseño de ASICS.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☒ Compartida ☐

TÍTULO DEL PROYECTO O CONTRATO

ASIC - CPC (depuración e industrialización)

ENTIDAD FINANCIADORA

FABA - E.N. Bazán. Importe: 10.328,09 euros

REFERENCIA DEL PROYECTO

OT1992/028 (ampliación)

TIPO CONVOCATORIA

Contrato suscrito entre el Grupo de Microelectrónica de la Universidad de Cádiz, la Fábrica de Artillería de la Empresa Nacional Bazán y el Centro Nacional de Microelectrónica. Otros

ENTIDADES PARTICIPANTES

Grupo de Microelectrónica de la Universidad de Cádiz, Fábrica de Artillería de la Empresa Nacional Bazán (FABA) y el Centro Nacional de Microelectrónica (CNM de Sevilla).

DURACIÓN

Desde: 01/10/1993 Hasta: 30/04/1994 N° total de meses: 7

INVESTIGADOR PRINCIPAL

Diego Gómez Vela

N° DE INVESTIGADORES PARTICIPANTES

4

APORTACIÓN DEL SOLICITANTE AL PROYECTO

Participación en las diversas fases del desarrollo, a partir del prototipo previo, de un ASIC denominado CPC (Convertidor de Coordenadas Polares a Cartesianas), para su fabricación industrial en una serie reducida.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO O CONTRATO

Síntesis de Dispositivos Lógicos Programables

ENTIDAD FINANCIADORA

Junta de Andalucía - Consejería de Economía y Hacienda. Importe: 18.030 euros

REFERENCIA DEL PROYECTO

ECON94-05

TIPO CONVOCATORIA

CC.AA.

ENTIDADES PARTICIPANTES

Grupo de Microelectrónica de la Universidad de Cádiz y Fábrica de Artillería de la Empresa Nacional Bazán (FABA).

DURACIÓN

Desde: 01/08/1994 Hasta: 01/08/1995 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Diego Gómez Vela

N° DE INVESTIGADORES PARTICIPANTES

4

APORTACIÓN DEL SOLICITANTE AL PROYECTO

Participación en: - Recopilación bibliográfica - Puesta a punto del sistema de desarrollo convencional de FPGA sobre PC. - Descripción formal de una aplicación (controlador de memoria de video), síntesis y optimización a nivel RTL mediante SYNOPSYS.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO O CONTRATO

Implantación de Técnica de Prototipaje Rápido

ENTIDAD FINANCIADORA

Junta de Andalucía - Consejería de Industria, Comercio y Turismo. Importe: 18.303 euros

REFERENCIA DEL PROYECTO

PAI95-CA2

TIPO CONVOCATORIA

CC.AA.

ENTIDADES PARTICIPANTES

Grupo de Microelectrónica de la Universidad de Cádiz y Fábrica de Artillería de la Empresa Nacional Bazán (FABA).

DURACIÓN

Desde: 10/10/1995 Hasta: 10/10/1996 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Diego Gómez Vela

N° DE INVESTIGADORES PARTICIPANTES

4

APORTACIÓN DEL SOLICITANTE AL PROYECTO

Participación en: - La puesta a punto de los equipos necesarios (sistema de la empresa APTIX para la implementación de placas de circuito impreso mediante interruptores programables) - El diseño e implementación de un prototipo (tarjeta digitalizadora de video) sobre el soporte físico anterior.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☒ Compartida ☐

TÍTULO DEL PROYECTO O CONTRATO

Generación de módulos IP para un comprobador de Boundary-Scan de bajo coste

ENTIDAD FINANCIADORA

Ministerio de Ciencia y Tecnología. Importe: 35.650 euros

REFERENCIA DEL PROYECTO

TIC2002-01247

TIPO CONVOCATORIA

Nacional

ENTIDADES PARTICIPANTES

Grupo de Microelectrónica de la Universidad de Cádiz

DURACIÓN

Desde: 01/12/2002 Hasta: 30/11/2005 N° total de meses: 36

INVESTIGADOR PRINCIPAL

Diego Gómez Vela

N° DE INVESTIGADORES PARTICIPANTES

5

APORTACIÓN DEL SOLICITANTE AL PROYECTO

Participación en el diseño e implementación sobre FPGA de un circuito controlador Boundary-Scan, para actuar como interfaz entre los módulos multichip de una placa de circuito impreso y el equipo de test Boundary-Scan.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

1.C. CALIDAD DE LA TRANSFERENCIA DE LOS RESULTADOS

1.C.1. PATENTES Y PRODUCTOS CON REGISTRO DE PROPIEDAD INTELECTUAL

INVENTORES

A.J. Tomeu Hardasmal, E. Yryazoz Díaz de Liaño, J.M. Barrientos Villar,

TÍTULO

SILYA: COMPRESIÓN NN

Nº DE SOLICITUD

CA-15-10

FECHA DE SOLICITUD

13/01/2010

DESCRIPCIÓN BREVE DE SU CONTENIDO Y OBJETIVOS

SILYA es un software de propósito específico programado en lenguaje Java y orientado a la compresión de datos utilizando redes neuronales de múltiples capas. Puede utilizarse también como herramienta de cifrado.

PAIS DE PRIORIDAD

España

Nº DE PATENTE

FECHA DE CONCESIÓN

13/01/2010

ENTIDAD TITULAR

Registro de la Propiedad Intelectual de Andalucía. Nº registro
201099900018444

PAISES A LOS QUE SE HA EXTENDIDO

TIPO DE PROTECCIÓN DE LA PATENTE

Nacional

EMPRESA(S) QUE LA ESTÁ(N) EXPLOTANDO o en las que existe un contrato de cesión o licencia

1.C.2. TRANSFERENCIA DE CONOCIMIENTO AL SECTOR PRODUCTIVO. (Describir en un máximo de 100 líneas)

- La ejecución de los contratos de investigación "ASIC-CPC" descritos en el apartado 1.B.1 significó la introducción de la Fábrica de Artillería de la Empresa Nacional Bazán en el diseño y fabricación de circuitos integrados de aplicación específica, lo que sin duda significó una transferencia significativa de conocimientos al sector productivo, materializada finalmente en la fabricación de una serie corta de circuitos integrados.

- El desarrollo posterior de los proyectos ECON94-05 y PAI95-CA2, también realizados de forma conjunta con la Fábrica de Artillería de la Empresa Nacional Bazán e incluidos en el apartado 1.B.1, tuvieron un efecto similar. En estos casos la transferencia se centró en la tecnología FPGA, hoy de un éxito indiscutible, y en las técnicas de prototipaje rápido respectivamente. La transferencia se materializó en estos casos en el desarrollo de un circuito controlador de vídeo, implementado en una FPGA, y una placa generadora de patrones de vídeo, cuyo prototipo se realizó y caracterizó sobre un sistema de conexiones programables de la empresa Aptix.

1.C.3. OTROS MÉRITOS RELACIONADOS CON LA CALIDAD DE LA TRANSFERENCIA DE LOS RESULTADOS (Describir hasta un máximo de 20 líneas)

- Profesor en el "Curso de Diseño de Circuitos Microelectrónicos", de 256 horas lectivas y dirigido a titulados medios y superiores. Horas impartidas: 50. Fechas: del 7 de enero al 8 de marzo de 1991. Organizado por la Oficina de Transferencia de Resultados de la Investigación (OTRI) de la Universidad de Cádiz y financiado por el Fondo Social Europeo, a través de la Consejería de Fomento y Trabajo de la Junta de Andalucía.
- Profesor en el curso "Herramientas y métodos de diseño microelectrónico", de 45 horas de duración e impartido a ingenieros de la E.N. Bazán. Horas impartidas: 15. Fechas: del 8 de septiembre al 2 de octubre de 1992.

1.D. MOVILIDAD DEL PROFESORADO

1.D.1. ESTANCIAS EN CENTROS DE INVESTIGACIÓN (En especial las financiadas mediante programas competitivos)

1.D.2. OTROS MÉRITOS RELACIONADOS CON LA MOVILIDAD DEL PROFESORADO (Describir hasta un máximo de 20 líneas)

- Participación en el programa "Movilidad del personal investigador" de la UCA para la participación en el "Four Eurochip Workshop Design Training", celebrado en Toledo del 29 de septiembre al 1 de octubre de 1993. Cofinanciado por el Plan Andaluz de Investigación (Consejería de Educación y Ciencia, Dirección General de Universidades e Investigación de la Junta de Andalucía).
- Participación en el programa "Movilidad del personal investigador" de la UCA para realizar el curso de especialización "Diseño de alto nivel", celebrado en Sevilla del 13 al 16 de diciembre de 1994.
- Participación en el programa "Movilidad del personal investigador" de la UCA para realizar el curso de especialización "Especificación, diseño e implementación de circuitos digitales", celebrado en Madrid del 5 al 8 de julio de 1995.
- Participación en el programa "Movilidad del personal investigador" de la UCA para la participación en el "III Congreso de Tecnologías Aplicadas a la Enseñanza de la Electrónica", celebrado en Madrid del 16 al 18 de septiembre de 1998. Cofinanciado por la Consejería de Educación y Ciencia (Dirección General de Universidades e Investigación) de la Junta de Andalucía.

1.E. OTROS MÉRITOS RELACIONADOS CON LA ACTIVIDAD INVESTIGADORA (Describir en un máximo de 20 líneas)

- Miembro de la Comisión de Doctores del Departamento de Ingeniería de Sistemas y Automática de la Universidad de Cádiz. Fechas: 22/06/2004 - actualidad.
- Participación, como miembro del Grupo de Diseño de Circuitos Microelectrónicos de la Universidad de Cádiz, en el diseño y verificación de diversos circuitos integrados: sumador de 8 bits ; frecuencímetro ; ALU ; multiplicador pipe-line / paralelo de 8 bits ; generador seno/coseno ; divisor C-testable sin restauración.
- Colaboración, desde el año 2009, con el Grupo de Tecnologías Distribuidas Aplicadas a la Medicina (código TIC217 del Plan Andaluz de Investigación), proporcionando al mismo soporte tecnológico para la implementación hardware de algoritmos de cifrado de interés para las líneas de investigación del mismo.

2. ACTIVIDAD DOCENTE O PROFESIONAL

2.A. DEDICACIÓN DOCENTE

2.A.1. PUESTOS DOCENTES OCUPADOS

DENOMINACIÓN DEL PUESTO

Profesor de EE.MM. en Comisión de Servicios

DEPARTAMENTO

Ingeniería Eléctrica

CENTRO

E.U. Politécnica

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACION

Ingeniería Técnica Industrial

ASIGNATURA IMPARTIDA

Teoría de Circuitos y Electrometría

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Segundo

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Práctica

Nº DE HORAS IMPARTIDAS POR CURSO

180

PERIODOS DE IMPARTICIÓN

Desde: 01/10/1989 Hasta: 30/09/1990

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor de EE.MM. en Comisión de Servicios

DEPARTAMENTO

Ingeniería Eléctrica

CENTRO

E.U. Politécnica

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACION

Ingeniería Técnica Industrial

ASIGNATURA IMPARTIDA

Electrónica Industrial

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Segundo

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Práctica

Nº DE HORAS IMPARTIDAS POR CURSO

180

PERIODOS DE IMPARTICIÓN

Desde: 01/10/1989 Hasta: 30/09/1990

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Asociado a Tiempo Completo (Comisión Serv

DEPARTAMENTO

Ingeniería Eléctrica, Electrónica e Ingeniería de Sistemas y Automática

CENTRO

E.U. Politécnica

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACION

Diplomado en Informática

ASIGNATURA IMPARTIDA

Circuitos y Sistemas Digitales I

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Práctica

Nº DE HORAS IMPARTIDAS POR CURSO

360

PERIODOS DE IMPARTICIÓN

Desde: 01/10/1990 Hasta: 30/09/1994

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Asociado a Tiempo Completo (Comisión Serv

DEPARTAMENTO

Ingeniería Eléctrica, Electrónica e Ingeniería de Sistemas y Automática

CENTRO

E.U. Politécnica

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACION

Ingeniero Técnico en Informática de Gestión

ASIGNATURA IMPARTIDA

Estructura y Tecnología de Computadores (Profesor responsable)

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Segundo

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Teórico-Práctico

Nº DE HORAS IMPARTIDAS POR CURSO

300

PERIODOS DE IMPARTICIÓN

Desde: 01/10/1994 Hasta: 30/09/1996

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Politécnica de Algeciras

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Algeciras

PAÍS

España

TIPO DE PROGRAMA

Doctorado

TITULACION

Ingeniería Industrial

ASIGNATURA IMPARTIDA

Diseño Digital en Dispositivos Lógicos

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Obligatoria

TIPO DE DOCENCIA

Práctica

Nº DE HORAS IMPARTIDAS POR CURSO

5

PERIODOS DE IMPARTICIÓN

Desde: 01/10/1995 Hasta: 31/01/1996

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACION

Ingeniero Técnico en Informática de Gestión

ASIGNATURA IMPARTIDA

Estructura y Tecnología de Computadores (Profesor responsable)

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Segundo

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Teórico-Práctico

Nº DE HORAS IMPARTIDAS POR CURSO

300

PERIODOS DE IMPARTICIÓN

Desde: 01/10/1996 Hasta: 30/09/2000

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: 4.13 Calificación máxima posible: 5.00

Organismo que emite la evaluación: Unidad de Evaluación y Calidad. Universidad de Cádiz. (Curso 1996/97)

Tipo de evaluación: Encuesta

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Doctorado

TITULACION

Ingeniería Electrónica, Informática y de Sistemas

ASIGNATURA IMPARTIDA

Diseño Microelectrónico: Metodología descendente

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Obligatoria

TIPO DE DOCENCIA

Teórica

Nº DE HORAS IMPARTIDAS POR CURSO

2

PERIODOS DE IMPARTICIÓN

Desde: 01/04/1998 Hasta: 01/04/1998

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Doctorado

TITULACION

Ingeniería en Automática y Electrónica Industrial, Ing. Informática y
Sistemas Eléctricos

ASIGNATURA IMPARTIDA

Circuitos Aritméticos de Alta Velocidad

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Obligatoria

TIPO DE DOCENCIA

Teórica

Nº DE HORAS IMPARTIDAS POR CURSO

4

PERIODOS DE IMPARTICIÓN

Desde: 21/03/1999 Hasta: 21/03/1999

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACION

Ingeniero Técnico en Informática de Gestión

ASIGNATURA IMPARTIDA

Estructura y Tecnología de Computadores (Profesor responsable)

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Segundo

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Teórico-Práctico

Nº DE HORAS IMPARTIDAS POR CURSO

240

PERIODOS DE IMPARTICIÓN

Desde: 01/10/2000 Hasta: 30/09/2002

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: 3.64 Calificación máxima posible: 5.00

Organismo que emite la evaluación: Unidad de Evaluación y Calidad. Universidad de Cádiz. (Curso 2001/02)

Tipo de evaluación: Encuesta

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACIÓN

Ingeniero Técnico en Informática de Gestión (Plan Antiguo)

ASIGNATURA IMPARTIDA

Estructura y Tecnología de Computadores (Profesor responsable)

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Segundo

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Teórico-Práctico

Nº DE HORAS IMPARTIDAS POR CURSO

120

PERIODOS DE IMPARTICIÓN

Desde: 01/10/2002 Hasta: 30/09/2003

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica
CENTRO
Escuela Superior de Ingeniería
INSTITUCIÓN
Universidad de Cádiz
LOCALIDAD
Cádiz
PAÍS
España
TIPO DE PROGRAMA
Diplomatura
TITULACION
Ingeniero Técnico en Informática de Gestión (Plan nuevo)
ASIGNATURA IMPARTIDA
Estructura y Tecnología de Computadores (Profesor responsable)
CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA
Primero
TIPO DE ASIGNATURA
Troncal
TIPO DE DOCENCIA
Teórica
Nº DE HORAS IMPARTIDAS POR CURSO
120
PERIODOS DE IMPARTICIÓN
Desde: 01/10/2002 Hasta: 30/09/2003
EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE
Calificación obtenida: Calificación máxima posible:
Organismo que emite la evaluación:
Tipo de evaluación:

DENOMINACIÓN DEL PUESTO
Profesor Titular de Escuela Universitaria
DEPARTAMENTO
Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica
CENTRO
Escuela Superior de Ingeniería
INSTITUCIÓN
Universidad de Cádiz
LOCALIDAD
Cádiz
PAÍS
España
TIPO DE PROGRAMA

Doctorado

TITULACION

Ingeniería en Automática y Electrónica Industrial, Ing. Informática y
Sistemas Eléctricos

ASIGNATURA IMPARTIDA

Diseño de Sistemas Digitales con FPGAs (Profesor responsable)

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Obligatoria

TIPO DE DOCENCIA

Teórica

Nº DE HORAS IMPARTIDAS POR CURSO

30

PERIODOS DE IMPARTICIÓN

Desde: 01/02/2003 Hasta: 31/03/2003

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Doctorado

TITULACION

Ingeniería en Automática y Electrónica Industrial, Ing. Informática y
Sistemas Eléctricos

ASIGNATURA IMPARTIDA

Síntesis Automática de Circuitos Electrónicos

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Obligatoria
TIPO DE DOCENCIA
Teórica
Nº DE HORAS IMPARTIDAS POR CURSO
3
PERIODOS DE IMPARTICIÓN
Desde: 07/10/2003 Hasta: 07/10/2003
EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE
Calificación obtenida: Calificación máxima posible:
Organismo que emite la evaluación:
Tipo de evaluación:

DENOMINACIÓN DEL PUESTO
Profesor Titular de Escuela Universitaria
DEPARTAMENTO
Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica
CENTRO
Escuela Superior de Ingeniería
INSTITUCIÓN
Universidad de Cádiz
LOCALIDAD
Cádiz
PAÍS
España
TIPO DE PROGRAMA
Diplomatura
TITULACION
Ingeniero Técnico en Informática de Gestión

ASIGNATURA IMPARTIDA
Estructura y Tecnología de Computadores (Profesor responsable)
CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA
Primero
TIPO DE ASIGNATURA
Troncal
TIPO DE DOCENCIA
Teórico-Práctico
Nº DE HORAS IMPARTIDAS POR CURSO
240
PERIODOS DE IMPARTICIÓN
Desde: 01/10/2003 Hasta: 30/09/2004
EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE
Calificación obtenida: Calificación máxima posible:
Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Diplomatura

TITULACION

Ing. Téc. Informática Gestión e Ing. Tec. Informática Sistemas

ASIGNATURA IMPARTIDA

Estructura y Tecnología de Computadores (Profesor responsable)

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Teórico-Práctico

Nº DE HORAS IMPARTIDAS POR CURSO

180

PERIODOS DE IMPARTICIÓN

Desde: 01/10/2004 Hasta: 30/09/2005

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: 3.80 Calificación máxima posible: 5.00

Organismo que emite la evaluación: Unidad de Evaluación y Calidad. Universidad de Cádiz.

Tipo de evaluación: Encuesta

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz
LOCALIDAD
Cádiz
PAÍS
España
TIPO DE PROGRAMA
Diplomatura
TITULACION
Ingeniero Técnico en Informática de Sistemas
ASIGNATURA IMPARTIDA
Fundamentos de Sistemas Digitales
CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA
Primero
TIPO DE ASIGNATURA
Troncal
TIPO DE DOCENCIA
Práctica
Nº DE HORAS IMPARTIDAS POR CURSO
60
PERIODOS DE IMPARTICIÓN
Desde: 01/10/2004 Hasta: 30/09/2005
EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE
Calificación obtenida: Calificación máxima posible:
Organismo que emite la evaluación:
Tipo de evaluación:

DENOMINACIÓN DEL PUESTO
Profesor Titular de Escuela Universitaria
DEPARTAMENTO
Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica
CENTRO
Escuela Superior de Ingeniería
INSTITUCIÓN
Universidad de Cádiz
LOCALIDAD
Cádiz
PAÍS
España
TIPO DE PROGRAMA
Licenciatura
TITULACION
Ingeniero en Informática (Segundo ciclo)

ASIGNATURA IMPARTIDA**Arquitectura de Computadores I (Profesor responsable)****CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA****Cuarto****TIPO DE ASIGNATURA****Troncal****TIPO DE DOCENCIA****Teórico-Práctico****Nº DE HORAS IMPARTIDAS POR CURSO****60****PERIODOS DE IMPARTICIÓN****Desde: 01/10/2005 Hasta: 30/09/2012****EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE****Calificación obtenida: 4.50 Calificación máxima posible: 5.00****Organismo que emite la evaluación: Unidad de Evaluación y Calidad. Universidad de Cádiz. (Curso 2006/07)****Tipo de evaluación: Encuesta****DENOMINACIÓN DEL PUESTO****Profesor Titular de Escuela Universitaria****DEPARTAMENTO****Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica****CENTRO****Escuela Superior de Ingeniería****INSTITUCIÓN****Universidad de Cádiz****LOCALIDAD****Cádiz****PAÍS****España****TIPO DE PROGRAMA****Diplomatura****TITULACION****Ingeniero Técnico en Informática de Sistemas****ASIGNATURA IMPARTIDA****Diseño de Computadores (Profesor responsable)****CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA****Segundo****TIPO DE ASIGNATURA****Obligatoria****TIPO DE DOCENCIA****Teórico-Práctico****Nº DE HORAS IMPARTIDAS POR CURSO****180**

PERIODOS DE IMPARTICIÓN

Desde: 01/10/2005 Hasta: 30/09/2011

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: 4.00 Calificación máxima posible: 5.00

Organismo que emite la evaluación: Unidad de Evaluación y Calidad. Universidad de Cádiz. (Curso 2007/08)

Tipo de evaluación: Encuesta

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Grado

TITULACION

Grado en Ingeniería Informática

ASIGNATURA IMPARTIDA

Arquitectura de Computadores

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Segundo

TIPO DE ASIGNATURA

Troncal

TIPO DE DOCENCIA

Teórico-Práctico

Nº DE HORAS IMPARTIDAS POR CURSO

130

PERIODOS DE IMPARTICIÓN

Desde: 01/10/2011 Hasta: 30/09/2012

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Doctorado

TITULACION

Modelado, Simulación y Prueba de Procesos y Tratamiento de Señales y Datos

ASIGNATURA IMPARTIDA

Hardware y Software de Sistemas

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Obligatoria

TIPO DE DOCENCIA

Teórica

Nº DE HORAS IMPARTIDAS POR CURSO

4

PERIODOS DE IMPARTICIÓN

Desde: 06/02/2012 Hasta: 15/02/2012

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

DENOMINACIÓN DEL PUESTO

Profesor Titular de Escuela Universitaria

DEPARTAMENTO

Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

CENTRO

Escuela Superior de Ingeniería

INSTITUCIÓN

Universidad de Cádiz

LOCALIDAD

Cádiz

PAÍS

España

TIPO DE PROGRAMA

Doctorado

TITULACION

Modelado, Simulación y Prueba de Procesos y Tratamiento de Señales y Datos

ASIGNATURA IMPARTIDA

Mecatrónica Aplicada

CURSO DE LA TITULACIÓN EN EL QUE SE IMPARTE LA ASIGNATURA

Primero

TIPO DE ASIGNATURA

Obligatoria

TIPO DE DOCENCIA

Teórica

Nº DE HORAS IMPARTIDAS POR CURSO

2

PERIODOS DE IMPARTICIÓN

Desde: 13/02/2012 Hasta: 17/02/2012

EVALUACIÓN SOBRE LA CALIDAD DE LA DOCENCIA IMPARTIDA, SI EXISTE

Calificación obtenida: Calificación máxima posible:

Organismo que emite la evaluación:

Tipo de evaluación:

2.A.2. DIRECCIÓN DE TESIS DOCTORALES

TÍTULO

Síntesis e implementación de circuitos divisores en dispositivos FPGAs (en curso)

DOCTORANDO

Francisco José Lucas Fernández

CODIRECTORES

UNIVERSIDAD

Universidad de Cádiz

FECHA DE LECTURA

CALIFICACIÓN

DOCTORADO EUROPEO

☐ SÍ ☐ NO

MENCIÓN DE CALIDAD DEL PROGRAMA

☐ SÍ ☐ Fecha de la Mención: No

TÍTULO

Un procedimiento para la verificación y clasificación priorizada de FPGAs de bajo coste ante aplicaciones sectoriales electrónicas

DOCTORANDO

M^a Angeles Cifredo Chacón (Premio Extraordinario de Doctorado)

CODIRECTORES

Diego Gómez Vela

UNIVERSIDAD

Universidad de Cádiz

FECHA DE LECTURA

05/03/2010

CALIFICACIÓN

Sobresaliente cum laude

DOCTORADO EUROPEO

☐ SÍ ☐ NO

MENCIÓN DE CALIDAD DEL PROGRAMA

☐ SÍ ☐ Fecha de la Mención: No

2.A.3. DIRECCIÓN DE PROYECTOS FIN DE CARRERA, TESINAS, TRABAJOS FIN DE MASTER, ETC. (Enumerar y describir en un máximo de 50 líneas)

- Dirección de 19 Proyectos Fin de Carrera. Últimos dirigidos:
Funcionamiento interno de un PC: un tutorial. Francisco Sales. Sobresaliente.
Síntesis lógica con VHDL y Xilinx: un tutorial. M^a Isabel Segura. Notable.
Control de un robot mediante un microcontrolador. Fco. Antonio Arjona. Sobresaliente.
Generador de código VHDL. Alberto Urbano. Notable.
Entorno de análisis exhaustivo del rendimiento de fpgas basado en un cluster de ordenadores. Ignacio Traverso Ribón. Sobresaliente 10.
Desarrollo de un sistema de monitorización de bus CAN 2.0 basado en dispositivos programables del tipo FPGA. Mario Márquez Luciano. Matrícula de

honor.

- Dirección del trabajo de investigación para el Diploma de Estudios Avanzados (DEA): Síntesis e implementación de circuitos sumadores en dispositivos FPGAs. Francisco Lucas Fernández. Junio 2004. Sobresaliente.
- Dirección de 8 Alumnos Colaboradores del Departamento de Ingeniería de Sistemas y Automática. Fechas: desde marzo 1996 hasta septiembre de 2011

2.A.4. OTROS MÉRITOS RELACIONADOS CON LA ACTIVIDAD DOCENTE (Describir hasta un máximo de 20 líneas)

- Director y coordinador del curso "Simulación de circuitos digitales". Departamento de Ingeniería Eléctrica de la Universidad de Cádiz. Horas impartidas: 35. Cádiz, 13 de febrero al 12 de marzo, 1992.
- Profesor del curso "Diseño digital con FPGA". Curso de Perfeccionamiento de la Universidad de Cádiz. Horas impartidas: 5. Cádiz, 1996.
- Profesor del curso "Electrónica programable". 49ª Edición de los Cursos de Verano de la Universidad de Cádiz. Horas impartidas: 3. Cádiz, julio 1998.
- Miembro de Tribunales de Trabajos Fin de Carrera. Cursos: 1992/93, 1993/94 y 1994/95 (Diplomatura de Informática); 1995/96 (Electrónica Industrial); 1999/2000, 2000/01, 2001/02, 2004/05, 2005/06, 2006/07 y 2007/08 (Ingeniero Técnico en Informática de Gestión).
- Miembro de Tribunales para la selección de Alumnos Colaboradores. Cursos: 1997/98, 1998/99, 2000/01, 2001/02, 2003/04, 2007/08, 2009/10 y 2010/11.
- Vocal del Tribunal para el DEA del programa de doctorado "Ingeniería en Automática y Electrónica Industrial, Ingeniería Informática y Sistemas Eléctricos" bienio 2003-05. Universidad de Cádiz.
- Vocal titular en dos tribunales de tesis doctorales y suplente en otros dos.
- Miembro de comisiones de la Escuela Superior de Ingeniería: Comisión Interdepartamental de Trabajos Fin de Carrera. 1/10/1992 hasta 30/09/1996 // Comisión de Evaluación por Compensación. 31/10/2002 - actualidad // Comisión de Convalidaciones. Curso 2003/04 - actualidad // Comisión de Ordenación Académica. Enero 2008 - actualidad // Comisión de Premio Extraordinario Fin de Carrera. 11/11/2009 - actualidad.

2.B CALIDAD DE LA ACTIVIDAD DOCENTE

2.B.1. EVALUACIONES POSITIVAS DE SU ACTIVIDAD (Resumir en un máximo de 20 líneas la información incluida en el apartado 2.A.1 y/o añadir nueva información relevante)

- Certificado de la Calidad de la Actividad Docente (incluye un informe anexo de evaluación) emitido conforme al procedimiento aprobado por el Consejo de Gobierno de la Universidad de Cádiz el 22/02/2008 tomando como referencia el modelo DOCENTIA-ANDALUCÍA. Puntuación obtenida: 100 puntos (puntuación máxima: 100 puntos). Valoración: EXCELENTE.
- Valoración POSITIVA de la actividad docente a lo largo de toda la vida profesional, emitida por el Vicerrector de Planificación y Calidad de la Universidad de Cádiz.
- Cuatro periodos de docencia (quinquenios) reconocidos: 01-10-89a30-09-94; 01-10-94a30-09-99; 01-10-99a30-09-04; 01-10-04a30-09-09

2.B.2. MATERIAL DOCENTE ORIGINAL Y PUBLICACIONES DOCENTES

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Ingeniería Técnica Industrial.

AUTORES

Juan M. Barrientos Villar, Juan Fernández Peña, Diego Gómez Vela, Ángel Quirós Olozabal, Arturo Morgado Estévez,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

5

1

TÍTULO

Análisis de Circuitos mediante MICROCAP II

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 68

EDITORIAL

Departamento de Ingeniería Eléctrica

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1990

ISSN/ISBN

84-600-7938-4

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Formación Profesional.

AUTORES

Juan M. Barrientos Villar, Andrés Raya López,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

2

1

TÍTULO

Electricidad Básica

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 136

EDITORIAL

Departamento de Electrónica. IFP de San Fernando.

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1991

ISSN/ISBN

84-604-1901-0

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Formación Profesional.

AUTORES

Andrés Raya López, Juan M. Barrientos Villar,

Nº DE AUTORES

2

POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

2

TÍTULO

Electrónica Básica

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 141

EDITORIAL

Departamento de Electrónica. IFP de San Fernando.

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1991

ISSN/ISBN

84-604-1900-2

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Ingeniería Técnica Industrial.

AUTORES

Juan Fernández Peña, Juan M. Barrientos Villar, Ángel Quirós Olozábal,
Diego Gómez Vela, Arturo Morgado Estévez,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

5

2

TÍTULO

Medida e Instrumentación Eléctrica

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 110

EDITORIAL

Departamento de Ingeniería Eléctrica

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1991

ISSN/ISBN

84-600-7937-6

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Ingeniería Técnica Industrial.

AUTORES

Juan M. Barrientos Villar, Juan Fernández Peña, Diego Gómez Vela, Arturo Morgado Estévez, Angel Quirós Olozábal,

Nº DE AUTORES POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

5

1

TÍTULO

Prácticas de Circuitos. Laboratorio y Simulación

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 93

EDITORIAL

Departamento de Ingeniería Eléctrica

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1991

ISSN/ISBN

84-600-7939-2

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Ingeniería Técnica Industrial.

AUTORES

Francisco Cherbuy Martínez, Juan M. Barrientos Villar,

Nº DE AUTORES

2

POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

2

TÍTULO

Enseñanza Asistida por Ordenador de Amplificadores Operacionales
(MICROCAP III)

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 251

EDITORIAL

Departamento de Ingeniería Eléctrica

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1993

ISSN/ISBN

84-88515-23-5

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Ingeniería Técnica Industrial.

AUTORES

Diego Gómez Vela, Manuel Márquez Vera, Juan M. Barrientos Villar,

Nº DE AUTORES

3

POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

3

TÍTULO

Prácticas de Simulación Electrónica (Vía MICROCAP III)

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 310

EDITORIAL

Departamento de Ingeniería Eléctrica

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1993

ISSN/ISBN

84-88515-27-8

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia.
Alumnos de Ingeniería Técnica en Informática.

AUTORES

Juan M. Barrientos Villar, Arturo Morgado Estévez,

Nº DE AUTORES

2

POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

1

TÍTULO

Estructura y Tecnología de Computadores. Problemas resueltos.

CLAVE *

Libro completo

NOMBRE DE LA PUBLICACIÓN

PÁGINAS

Desde: 1 Hasta: 279

EDITORIAL

Departamento de Ing. de Sistemas y Automática

PAÍS DE PUBLICACIÓN

España

AÑO DE PUBLICACIÓN

1996

ISSN/ISBN

84-88515-30-8

DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO

Apoyo a la docencia e introducción a la investigación.
Estudiantes de diseño electrónico y de lenguajes de descripción de hardware.
Alumnos de Ingeniería Técnica en Informática.

AUTORES

Arturo Morgado Estévez (Coordinador), Juan M. Barrientos Villar
(Coordinador),

Nº DE AUTORES

2

POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS

2

TÍTULO

Modelado de Circuitos Básicos con VHDL	
CLAVE *	
Libro completo	
NOMBRE DE LA PUBLICACIÓN	
PÁGINAS	
Desde: 1 Hasta: 399	
EDITORIAL	
Departamento de Ing. de Sistemas y Automática	
PAÍS DE PUBLICACIÓN	
España	
AÑO DE PUBLICACIÓN	
1998	
ISSN/ISBN	
84-88515-40-5	
DESTINATARIOS Y JUSTIFICACIÓN DEL MATERIAL ELABORADO	
Apoyo a la docencia. Alumnos de Ingeniería Técnica en Informática.	
AUTORES	
Juan M. Barrientos Villar, Arturo Morgado Estévez, Néstor Mora Nuñez,	
Nº DE AUTORES	POSICIÓN QUE OCUPA EL SOLICITANTE ENTRE ELLOS
3	1
TÍTULO	
Ejercicios resueltos de Estructura y Tecnología de Computadores	
CLAVE *	
Libro completo	
NOMBRE DE LA PUBLICACIÓN	
PÁGINAS	
Desde: 1 Hasta: 265	
EDITORIAL	
Servicio Publicaciones de la UCA	
PAÍS DE PUBLICACIÓN	
España	
AÑO DE PUBLICACIÓN	
2005	
ISSN/ISBN	
84-9828-009-5	

2.B.3. PROYECTOS DE INNOVACIÓN DOCENTE

TÍTULO DEL PROYECTO

Desarrollo y puesta en marcha de nuevos cursos

ENTIDAD FINANCIADORA

ND

TIPO CONVOCATORIA

NDotros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería.

DURACIÓN

Desde: 01/10/1994 Hasta: 30/09/1995 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Juan M. Barrientos Villar

N° DE INVESTIGADORES PARTICIPANTES

1

APORTACIÓN DEL SOLICITANTE

Desarrollo y puesta en marcha de la asignatura troncal de Estructura y Tecnología de Computadores (2º curso de Ingeniero Técnico en Informática de Gestión - Plan 1992)

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Responsable

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Desarrollo y puesta en marcha de nuevos cursos

ENTIDAD FINANCIADORA

ND

TIPO CONVOCATORIA

NDotros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería.

DURACIÓN

Desde: 01/10/2002 Hasta: 30/09/2003 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Juan M. Barrientos Villar

N° DE INVESTIGADORES PARTICIPANTES

1

APORTACIÓN DEL SOLICITANTE

Desarrollo y puesta en marcha de la asignatura troncal de Estructura y Tecnología de Computadores (1º curso de Ingeniero Técnico en Informática de Gestión - Plan 2002)

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Responsable

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Plan de Acción Tutorial

ENTIDAD FINANCIADORA

ND

TIPO CONVOCATORIA

InternaOtros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería

DURACIÓN

Desde: 01/10/2003 Hasta: 30/09/2004 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Rosa Rodríguez Huertas (Coordinadora)

N° DE INVESTIGADORES PARTICIPANTES

17

APORTACIÓN DEL SOLICITANTE

Tutor de alumnos de 1º curso de Ingeniero Técnico en Informática de Gestión

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Colaborador

DEDICACIÓN

Completa ☐ Compartida ☒

TÍTULO DEL PROYECTO

Reuniones interuniversitarias andaluzas para la coordinación de la titulación de Ingeniero Técnico en Informática de Gestión

ENTIDAD FINANCIADORA

Junta de Andalucía

TIPO CONVOCATORIA

CC.AA.

ENTIDADES PARTICIPANTES

Universidades andaluzas

DURACIÓN

Desde: 01/11/2003 Hasta: 31/03/2004 N° total de meses: 5

INVESTIGADOR PRINCIPAL

ND

N° DE INVESTIGADORES PARTICIPANTES

APORTACIÓN DEL SOLICITANTE

Participación en las reuniones de coordinación para la elaboración de la Guía Docente adaptada al Espacio Europeo de Educación Superior correspondiente a la materia de Estructura y Tecnología de Computadores.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Desarrollo y puesta en marcha de nuevos cursos

ENTIDAD FINANCIADORA

ND

TIPO CONVOCATORIA

ND Otros

ENTIDADES PARTICIPANTES

DURACIÓN

Desde: 01/10/2004 Hasta: 30/09/2005 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Juan M. Barrientos Villar

N° DE INVESTIGADORES PARTICIPANTES

1

APORTACIÓN DEL SOLICITANTE

Desarrollo y puesta en marcha de la asignatura troncal de Estructura y Tecnología de Computadores (1º curso de Ingeniero Técnico en Informática de Sistemas - Plan 2004)

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Responsable

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Próyecto Aula

ENTIDAD FINANCIADORA

Universidad de Cádiz (Proyecto Europa)

TIPO CONVOCATORIA

Interno Otros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería

DURACIÓN

Desde: 01/10/2005 Hasta: 31/07/2006 N° total de meses: 10

INVESTIGADOR PRINCIPAL

Juan José Domínguez (Coordinador)

N° DE INVESTIGADORES PARTICIPANTES

7

APORTACIÓN DEL SOLICITANTE

Participación en las reuniones para el diseño de un aula adaptado al espacio europeo, la especificación del equipamiento docente a adquirir y la selección de las ofertas.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Experiencia Piloto de Implantación del Crédito Europeo

ENTIDAD FINANCIADORA

Universidad de Cádiz

TIPO CONVOCATORIA

CC.AA.

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería

DURACIÓN

Desde: 01/10/2005 Hasta: 30/09/2011 N° total de meses: 72

INVESTIGADOR PRINCIPAL

Juan José Domínguez (Coordinador)

N° DE INVESTIGADORES PARTICIPANTES

APORTACIÓN DEL SOLICITANTE

Desarrollo de la experiencia en la asignatura Arquitectura de Computadores I, correspondiente a la titulación Ingeniero en Informática.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Desarrollo y puesta en marcha de nuevos cursos

ENTIDAD FINANCIADORA

ND

TIPO CONVOCATORIA

ND Otros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería.

DURACIÓN

Desde: 01/10/2005 Hasta: 30/09/2006 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Juan M. Barrientos Villar

N° DE INVESTIGADORES PARTICIPANTES

1

APORTACIÓN DEL SOLICITANTE

Desarrollo y puesta en marcha de la asignatura troncal de Arquitectura de Computadores I (4º curso de Ingeniero en Informática, segundo ciclo - Plan 2005)

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Responsable

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Desarrollo y puesta en marcha de nuevos cursos

ENTIDAD FINANCIADORA

ND

TIPO CONVOCATORIA

ND Otros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería.

DURACIÓN

Desde: 01/10/2005 Hasta: 30/09/2006 N° total de meses: 12

INVESTIGADOR PRINCIPAL

Juan M. Barrientos Villar

N° DE INVESTIGADORES PARTICIPANTES

1

APORTACIÓN DEL SOLICITANTE

Desarrollo y puesta en marcha de la asignatura obligatoria de Diseño de Computadores (2º curso de Ingeniero Técnico en Informática de Sistemas - Plan 2004)

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Responsable

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Análisis del proceso de enseñanza-aprendizaje en estudios de Ingeniería, centrado en la motivación y dificultades de aprendizaje del alumnado y en la elaboración y aplicación de estrategias de mejoras

ENTIDAD FINANCIADORA

Universidad de Cádiz (Proyecto Europa)

TIPO CONVOCATORIA

Interna Otros

ENTIDADES PARTICIPANTES

Áreas de "Arquitectura y Tecnología de Computadores" y de "Electrónica".

DURACIÓN

Desde: 01/02/2006 Hasta: 30/06/2006 N° total de meses: 5

INVESTIGADOR PRINCIPAL

Luis Rubio Cuenca

N° DE INVESTIGADORES PARTICIPANTES

9

APORTACIÓN DEL SOLICITANTE

Participación en la elaboración de las encuestas, realización de las mismas a los alumnos de la asignatura de Diseño de Computadores, y posterior análisis de los resultados y elaboración de conclusiones.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Colaborador

DEDICACIÓN

Completa ☐ Compartida ☒

TÍTULO DEL PROYECTO

Análisis de la dedicación del alumno

ENTIDAD FINANCIADORA

Universidad de Cádiz

TIPO CONVOCATORIA

InternaOtros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería.

DURACIÓN

Desde: 01/04/2007 Hasta: 31/07/2008 N° total de meses: 16

INVESTIGADOR PRINCIPAL

Juan José Domínguez

N° DE INVESTIGADORES PARTICIPANTES

APORTACIÓN DEL SOLICITANTE

Participación en el estudio como profesor responsable de la asignatura de Arquitectura de Computadores I (Ingeniero en Informática). El objetivo del mismo era realizar, a partir de la dedicación del alumno, una evaluación de la experiencia piloto en marcha y la elaboración de propuestas de ajustes.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☐ Compartida ☒

TÍTULO DEL PROYECTO

Diseño de actividades para trabajo en grupo en asignaturas de ingeniería

ENTIDAD FINANCIADORA

Universidad de Cádiz (Proyecto Europa)

TIPO CONVOCATORIA

InternaOtros

ENTIDADES PARTICIPANTES

Áreas de "Arquitectura y Tecnología de Computadores" y de "Electrónica"

DURACIÓN

Desde: 01/04/2008 Hasta: 31/07/2009 N° total de meses: 16

INVESTIGADOR PRINCIPAL

Néstor Mora Nuñez

N° DE INVESTIGADORES PARTICIPANTES

9

APORTACIÓN DEL SOLICITANTE

Primera fase: formación (fundamentos teóricos del trabajo en grupo) y planificación de actividades a desarrollar en la siguiente fase, utilizando para ello los foros y wikis creados para el proyecto en el campus virtual de la UCA. Segunda fase: planificación y desarrollo de las experiencias en la asignatura de "Diseño de Computadores". Tercera fase: participación en la elaboración de la memoria final.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Experiencia Piloto para la Implantación del Crédito Europeo

ENTIDAD FINANCIADORA

Universidad de Cádiz (Proyecto Europa)

TIPO CONVOCATORIA

CC.AA.

ENTIDADES PARTICIPANTES

DURACIÓN

Desde: 01/10/2008 Hasta: 30/09/2011 N° total de meses: 36

INVESTIGADOR PRINCIPAL

Juan José Domínguez (Coordinador)

N° DE INVESTIGADORES PARTICIPANTES

APORTACIÓN DEL SOLICITANTE

Desarrollo de la experiencia en la asignatura Diseño de Computadores, correspondiente a la titulación Ingeniero Técnico en Informática de Sistemas.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Plan de apoyo no presencial para el cuatrimestre sin docencia. Código: PIE66.

ENTIDAD FINANCIADORA

Universidad de Cádiz (Proyecto Europa). Convocatoria 2009.

TIPO CONVOCATORIA

InternaOtros

ENTIDADES PARTICIPANTES

Áreas de "Arquitectura y Tecnología de Computadores" y "Electrónica"

DURACIÓN

Desde: 01/10/2009 Hasta: 30/09/2011 N° total de meses: 24

INVESTIGADOR PRINCIPAL

Néstor Mora Nuñez

Nº DE INVESTIGADORES PARTICIPANTES

3

APORTACIÓN DEL SOLICITANTE

Desarrollo de la experiencia en la asignatura de "Arquitectura de Computadores" (4º curso). Participación en la elaboración de la memoria final. Participación en la redacción de los artículos presentados a diversos congresos (ver apartado 2.C.1), con el objetivo de difundir los resultados del proyecto.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Diseño, implantación y análisis de viabilidad de un protocolo de autocalidad del profesorado. Código: PIE59

ENTIDAD FINANCIADORA

Universidad de Cádiz (Proyecto Europa). Convocatoria 2009.

TIPO CONVOCATORIA

InternaOtros

ENTIDADES PARTICIPANTES

Áreas de "Arquitectura y Tecnología de Computadores" y "Lenguajes y Sistemas Informáticos".

DURACIÓN

Desde: 01/10/2009 Hasta: 30/09/2011 Nº total de meses: 24

INVESTIGADOR PRINCIPAL

Antonio Jorge Tomeu Hardasmal

Nº DE INVESTIGADORES PARTICIPANTES

3

APORTACIÓN DEL SOLICITANTE

Implantación y análisis de la viabilidad del protocolo en asignaturas del área de Arquitectura de Computadores.

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☐ Compartida ☐

TÍTULO DEL PROYECTO

Coordinación para la implantación del Grado en Ingeniería Informática en la Escuela Superior de Ingeniería (proyecto en curso). Código: DIA13

ENTIDAD FINANCIADORA

Universidad de Cádiz (Proyecto Europa). Convocatoria 2010-11.

TIPO CONVOCATORIA

InternaOtros

ENTIDADES PARTICIPANTES

Escuela Superior de Ingeniería.

DURACIÓN

Desde: 01/10/2011 Hasta: 30/09/2012 Nº total de meses: 12

INVESTIGADOR PRINCIPAL

Inmaculada Medina Bulo

Nº DE INVESTIGADORES PARTICIPANTES

APORTACIÓN DEL SOLICITANTE

Coordinación de la asignatura de "Arquitectura de Computadores" (2º curso) y coordinación del módulo de "Ingeniería de Computadores" (3º curso).

GRADO DE RESPONSABILIDAD DEL SOLICITANTE

Investigador colaborador

DEDICACIÓN

Completa ☒ Compartida ☐

2.B.4. OTROS MÉRITOS RELACIONADOS CON LA CALIDAD DE LA ACTIVIDAD DOCENTE (Describirlos en un máximo de 30 líneas)

- Finalista en el "I Certamen Iberoamericano de Tecnologías Aplicadas a la Enseñanza de la Electrónica - CITA'98". Trabajo presentado: Tutorial y Prácticas de VHDL. Organización: Universidad Politécnica de Madrid. 1998
- Impartición de asignaturas en el Aula Virtual y realización de tutorías electrónicas (no presenciales), correspondiente a las siguientes asignaturas y cursos:
Asignaturas: Arquitectura de Computadores I ; Diseño de Computadores
Cursos: 2005/06, 2006/07, 2007/08, 2008/09, 2009/10, 2010/11 y 2011/12.
- Inclusión en el Registro de Profesor Innovador. Convocatoria de Innovación Educativa Universitaria para el Personal Docente e Investigador. Programa PIUCA, Universidad de Cádiz, abril 2011.

2.C CALIDAD DE LA FORMACIÓN DOCENTE

2.C.1. PARTICIPACIÓN, COMO PONENTE, EN CONGRESOS ORIENTADOS A LA FORMACIÓN DOCENTE UNIVERSITARIA

TÍTULO

Control de un sistema físico por ordenador. Autores: Arturo Morgado, Ángel Quirós, Juan M. Barrientos, Diego Gómez

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

III Jornadas Universitarias sobre Innovación Educativa en las Enseñanzas Técnicas
Objetivos: Promover la innovación educativa, la Convergencia Europea, la adecuación de los Planes de Estudio y la relación con las empresas en el campo de las Enseñanzas Técnicas. - Profesores de universidad

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

Escuela Universitaria Politécnica de Ferrol

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

LUGAR DE CELEBRACIÓN

Ferrol, España

FECHA DE CELEBRACIÓN:

FECHA INICIO

13/09/1995

FECHA FIN

16/09/1995

TÍTULO

Microelectronics Education: A Learning by Doing Approach. Autores: Diego Gómez, Angel Quirós, Juan M. Barrientos, Arturo Morgado

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

European Workshop on Microelectronics Education Objetivos: Proporcionar un foro europeo para la discusión del desarrollo y los desafíos en la educación e investigación en microelectrónica. - Profesores universitarios

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

CIME, Grenoble

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

981-02-2653-5

LUGAR DE CELEBRACIÓN

Grenoble (Francia)

FECHA DE CELEBRACIÓN:

FECHA INICIO

05/02/1996

FECHA FIN

06/02/1996

TÍTULO

Tutorial sobre Estructura y Tecnología de Computadores (demostración software). Autores: Francisco Sales, Juan M. Barrientos

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

IV Jornadas Científicas en Tecnologías de la Información Objetivos: Esta ponencia se enmarca en un apartado dedicado al desarrollo de recursos docentes, dentro de un congreso con objetivos más amplios. - Profesores universitarios

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

Universidad de Cádiz

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

LUGAR DE CELEBRACIÓN

FECHA DE CELEBRACIÓN:

FECHA INICIO

FECHA FIN

TÍTULO

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

Nº DE HORAS IMPARTIDAS POR CURSO

ENTIDAD ORGANIZADORA

TIPO DE PARTICIPACIÓN*

PUBLICACIÓN (ISSN/ISBN)

LUGAR DE CELEBRACIÓN

FECHA DE CELEBRACIÓN:

FECHA INICIO

FECHA FIN

TÍTULO

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

Nº DE HORAS IMPARTIDAS POR CURSO

ENTIDAD ORGANIZADORA

Escuela Superior de Ingeniería de Cádiz

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

978-84-608-0805-3

LUGAR DE CELEBRACIÓN

Cádiz

FECHA DE CELEBRACIÓN:

FECHA INICIO

23/09/2008

FECHA FIN

26/09/2008

TÍTULO

Adopción de nuevas estrategias metodológicas en la enseñanza de Ingeniería Técnica Informática ante la implantación del EEES. Autores: Luis Rubio, Juan M. Barrientos, Mirian Cifredo, Néstor Mora, Arturo Morgado

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

XVI Congreso de Innovación Educativa en las Enseñanzas Técnicas (XVI CUIEET). Objetivos: Promover la innovación educativa, la Convergencia Europea, la adecuación de los Planes de Estudio y la relación con las empresas en el campo de las Enseñanzas Técnicas. - Profesores universitarios

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

Escuela Superior de Ingeniería

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

978-84-608-0805-3

LUGAR DE CELEBRACIÓN

Cádiz

FECHA DE CELEBRACIÓN:

FECHA INICIO

23/09/2008

FECHA FIN

26/09/2008

TÍTULO

Plan de apoyo no presencial. Autores: Mora Núñez, Néstor; Barrientos Villar, Juan; Rubio, Luis

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

Congreso Internacional EVALtrends 2011. Learning by Assessing at University Level: Innovative Experiences Objetivos: Aportar, compartir y difundir experiencias y prácticas innovadoras que planteen alternativas útiles y viables

en la evaluación de competencias y sus resultados de aprendizaje en la universidad. - Profesores universitarios.

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

EVALfor Research Group. Universidad de Cádiz,

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

978-84-15490-02-9

LUGAR DE CELEBRACIÓN

Cádiz

FECHA DE CELEBRACIÓN:

FECHA INICIO

09/03/2011

FECHA FIN

11/03/2011

TÍTULO

Plan de apoyo no presencial Autores: Mora Núñez, Néstor; Barrientos Villar, Juan; Rubio Peña, Luis

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

II Conferencia Internacional en Fomento e Innovación con Nuevas Tecnologías en la Docencia de la Ingeniería, FINTDI 2011. Objetivos: Dar a conocer y poner en común las experiencias de innovación docente que se están desarrollando en el ámbito de las ingenierías en las diferentes universidades iberoamericanas y valorar conjuntamente las repercusiones de estos nuevos métodos docentes. IEEE Publication: FINTDI 2011. Promotion and Innovation with New Technologies in Engineering. E-ISBN: 978-1-4577-0559-5 Print ISBN: 978-1-4577-0558-8 INSPEC Accession Number: 12141772 DOI: 10.1109/FINTDI.2011.5948894 - Profesores universitarios.

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

Universidad de Zaragoza. IEEE.

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

978-1-4577-0558-8

LUGAR DE CELEBRACIÓN

Teruel

FECHA DE CELEBRACIÓN:

FECHA INICIO

05/05/2011

FECHA FIN

06/05/2011

TÍTULO

Plan de apoyo y tutorización en cuatrimestres sin docencia Autores: Luis Rubio Peña, Néstor Mora Núñez, Juan Manuel Barrientos Villar

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

Congreso Internacional de Innovación Docente. Objetivos: Impulsar el intercambio de experiencias de innovación docente para mejorar la investigación y la docencia en el marco del Espacio Europeo de Educación Superior y en otros ámbitos docentes relacionados con ella. Promover las TIC's en Enseñanzas Universitarias y Secundarias. - Profesores universitarios.

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

Universidad de Murcia

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

978-84-694-5333-9

LUGAR DE CELEBRACIÓN

Cartagena

FECHA DE CELEBRACIÓN:

FECHA INICIO

06/07/2011

FECHA FIN

08/07/2011

TÍTULO

Empleo de Moodle para la planificación y desarrollo de actividades de recuperación y tutorización al alumnado en cuatrimestres sin docencia. Autores: Luis Rubio Peña, Néstor Mora Núñez y Juan Manuel Barrientos Villar

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

II Congreso Internacional sobre usos y buenas prácticas con TIC. Objetivos: Compartir distintas experiencias Internacionales relacionadas con el uso de TIC en la docencia. Reflexionar sobre el uso de las TIC en la educación y su relevancia. Hacer un diagnóstico para conocer el uso y opinión de las TIC de alumnado de las distintas Universidades participantes en el Congreso. - Profesionales relacionados con el mundo educativo, de cualquier área y nivel.

Nº DE HORAS IMPARTIDAS POR CURSO

1

ENTIDAD ORGANIZADORA

Universidad de Málaga

TIPO DE PARTICIPACIÓN*

Ponencia

PUBLICACIÓN (ISSN/ISBN)

978-84-694-7901-8

LUGAR DE CELEBRACIÓN

Málaga

FECHA DE CELEBRACIÓN:

FECHA INICIO

14/12/2011

FECHA FIN

16/12/2011

2.C.2. PARTICIPACIÓN, COMO ASISTENTE, EN CONGRESOS ORIENTADOS A LA FORMACIÓN DOCENTE UNIVERSITARIA

TÍTULO

I Congreso sobre Tecnologías Aplicadas a la Enseñanza de la Electrónica

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

Promover la innovación y el desarrollo de nuevas tecnologías educativas en las enseñanzas técnicas relacionadas con la Electrónica y las Tecnologías de la Información. Intercambio de experiencias. - Profesores de universidad y de EE.MM.

DURACIÓN

Desde: 04/07/1994 Hasta: 05/07/1994 N° de Horas: 20

ENTIDAD ORGANIZADORA

Universidad Politécnica de Madrid

LUGAR DE CELEBRACIÓN

Madrid

TÍTULO

III Congreso de Tecnologías Aplicadas a la Enseñanza de la Electrónica

OBJETIVOS DEL CURSO Y PERFIL DE LOS DESTINATARIOS

Promover la innovación y el desarrollo de nuevas tecnologías educativas en las enseñanzas técnicas relacionadas con la Electrónica y las Tecnologías de la Información. Intercambio de Experiencia - Profesores de universidad y EE.MM.

DURACIÓN

Desde: 16/09/1998 Hasta: 18/09/1998 N° de Horas: 30

ENTIDAD ORGANIZADORA

Universidad Politécnica de Madrid

LUGAR DE CELEBRACIÓN

Madrid

2.C.3. ESTANCIAS EN CENTROS DOCENTES

2.C.4. OTROS MÉRITOS RELACIONADOS CON LA CALIDAD DE LA FORMACIÓN DOCENTE

- Certificado de Aptitud Pedagógica (CAP). 300 horas. Instituto de Ciencias de la Educación de la Universidad de Cádiz, 1980
- CURSOS DE PERFECCIONAMIENTO:
 - Seminario Permanente de matemáticas de F.P. 36 horas. Instituto de Ciencias de la Educación de la Universidad de Cádiz, 12 de febrero al 30 de abril de 1983
 - Orientación y Tutoría. 30 horas. Instituto de Ciencias de la Educación de la Universidad de Cádiz, 7 al 11 de marzo de 1983
 - Docencia y gestión con nuevas tecnologías. 12 horas. Universidad de Cádiz, del 15 al 16 de septiembre de 2004
 - La plataforma de e-learning Moodle. 15 horas. Universidad de Cádiz, del 26 al 28 de septiembre de 2005
 - Utilización de la herramienta "Hot Potatoes" para el diseño de actividades en el aula virtual. 3 horas. Universidad de Cádiz, 29 de marzo de 2006
 - Jornada de Intercambio sobre Experiencia Piloto de Crédito Europeo. 6 horas. Universidad de Cádiz, 14 de febrero de 2007
 - Acceso a la información científica para investigadores (Taller). 3 horas. Universidad de Cádiz. Vicerrectorado de Tecnologías de la Información e Innovación docente. 25 de noviembre de 2008.
 - Las dos culturas. 50 años después de Snow. 12 horas. Universidad de Cádiz. Círculos de Innovación y Tecnología. 15 y 16 de junio de 2009.

2.D CALIDAD Y DEDICACIÓN A ACTIVIDADES PROFESIONALES, EN EMPRESAS, INSTITUCIONES, ORGANISMOS PÚBLICOS DE INVESTIGACIÓN U HOSPITALES, DISTINTAS A LAS DOCENTES O INVESTIGADORAS

2.D.1. PUESTOS OCUPADOS Y DEDICACIÓN

INSTITUCIÓN/ EMPRESA/HOSPITAL

Organismo Autónomo "Fondo para Estudios Marítimos y de Formación Profesional".

CATEGORÍA PROFESIONAL

Profesor Titular Especial

En las áreas clínicas de Ciencias de la Salud, indicar si se trata de periodo de especialización en hospitales:

SÍ ☐ NO ☐

ACTIVIDAD DESARROLLADA

Profesor de Electrotecnia y Electrónica en el Instituto Politécnico Nacional Marítimo-Pesquero del Estrecho. Asignaturas impartidas: Electrotecnia ; Electricidad a bordo ; Electrónica y Automática

DURACIÓN

Desde: 01/10/1980 Hasta: 30/09/1981 N° total de meses: 12

INTERÉS PARA LA DOCENCIA Y/O LA INVESTIGACIÓN

Adquisición de experiencia docente.

INSTITUCIÓN/ EMPRESA/HOSPITAL

Ministerio de Educación y Ciencia

CATEGORÍA PROFESIONAL

Profesor Interino

En las áreas clínicas de Ciencias de la Salud, indicar si se trata de periodo de especialización en hospitales:

SÍ ☐ NO ☐

ACTIVIDAD DESARROLLADA

Profesor de Tecnología Electrónica en el Instituto de Formación Profesional de Algeciras (Cádiz)

DURACIÓN

Desde: 01/10/1981 Hasta: 30/09/1982 Nº total de meses: 12

INTERÉS PARA LA DOCENCIA Y/O LA INVESTIGACIÓN

Adquisición de experiencia docente.

INSTITUCIÓN/ EMPRESA/HOSPITAL

Ministerio de Educación y Ciencia

CATEGORÍA PROFESIONAL

Profesor Numerario de Escuelas de Maestría Industrial

En las áreas clínicas de Ciencias de la Salud, indicar si se trata de periodo de especialización en hospitales:

SÍ ☐ NO ☐

ACTIVIDAD DESARROLLADA

Profesor de Tecnología Electrónica en el Instituto de Formación Profesional de San Fernando (Cádiz). Jefatura de Estudios. Jefatura del Departamento de Electrónica.

DURACIÓN

Desde: 01/10/1982 Hasta: 30/09/1989 Nº total de meses: 84

INTERÉS PARA LA DOCENCIA Y/O LA INVESTIGACIÓN

Adquisición de experiencia docente y de gestión.

2.D.2. EVALUACIONES POSITIVAS DE SU ACTIVIDAD (aporte indicios que avalen la calidad de la actividad profesional realizada en un máximo de 20 líneas)

Dos períodos de méritos docentes en EE.MM evaluados y reconocidos (sexenios).

2.E. OTROS MÉRITOS RELACIONADOS CON LA ACTIVIDAD PROFESIONAL (Describir en un máximo de 20 líneas).

- Ponente en la actividad "ELE9709 Análisis y prácticas de Electrónica vía SPICE y MICROCAP", dentro de las actividades de actualización científica, técnica y didáctica para la formación permanente del profesorado de Formación Profesional Específica de la rama de Electrónica. 6 horas. Dirección General de Evaluación Educativa y Formación del Profesorado, Consejería de Educación y Ciencia de la Junta de Andalucía. El Puerto de Santa María (Cádiz), junio de 1997.

3. FORMACIÓN ACADÉMICA

3.A CALIDAD DE LA FORMACIÓN PREDOCTORAL

3.A.1. TITULACIÓN UNIVERSITARIA

DIPLOMATURA/LICENCIATURA/INGENIERÍA

Ingeniero de Telecomunicación

UNIVERSIDAD

Universidad Politécnica de Madrid

FECHA

16/12/1980

EN CASO DE TITULACIONES EXTRANJERAS

Título Homologado: ☐ Sí ☐ Fecha Homologación: NO ☐

NOTA MEDIA DEL EXPEDIENTE

1.36

3.A.2. BECAS

3.A.3. TESIS DOCTORAL

PROGRAMA DE DOCTORADO

Ingeniería Industrial

DOCTORADO EUROPEO

Sí ☐ NO ☒

MENTIÓN DE CALIDAD DEL PROGRAMA

Sí ☐ Fecha de la Mención: No ☒

PREMIO EXTRAORDINARIO DE DOCTORADO

Sí ☐ Año No ☒

UNIVERSIDAD

Universidad de Cádiz

FECHA

18/07/2003

EN CASO DE TITULACIONES EXTRANJERAS

Título Homologado: ☐ Sí ☐ Fecha Homologación: NO ☒

DIRECTOR(ES) DE TESIS

Diego Gómez Vela

TÍTULO DE LA TESIS

Síntesis de Circuitos Aritméticos sobre FPGAs. Una Evaluación Cuantitativa.

CALIFICACIÓN

Sobresaliente cum laude

3.A.4. OTROS TÍTULOS

3.A.5. PREMIOS (enumerar y describir en un máximo de 20 líneas)

3.A.6. OTROS MÉRITOS ASOCIADOS A LA FORMACIÓN ACADÉMICA. (enumerar y describir en un máximo de 20 líneas)

Cursos de especialización:

- Control de Calidad. 98 horas. Univ. Politécnica de Madrid. 1983
- Microprocesadores. 25 horas. I.C.E. de la Univ. de Cádiz. 1985
- Introducción a la Fibra Óptica. 6 horas. CEP de Cádiz. Junta de Andalucía. 1989
- Seminario Interno: Entorno de Diseño de Circuitos Integrados SOLO-2000. 30 horas. E.U. Politécnica de Cádiz. Curso 1989/90
- Introducción al Sistema Operativo Unix. 20 horas. I.C.E. de la Univ. de Cádiz. 1991
- Cadence/Edge-ES2/Solo 2030: Front End and Back End Tools. 40 horas. CNM - Univ. Autónoma de Barcelona. 1991
- COMPASS Design Automation: ASIC Design Course. 40 horas. CNM - Univ. Autónoma de Barcelona. 1993

- Seminario sobre Boundary Scan Test. 6 horas. Philips Instrumentación. Madrid, 1993
- Servicio de la Red Internet y Rediris. 1 crédito. I.C.E. de la Univ. de Cádiz. 1993
- Diseño de Alto Nivel (VHDL). 21 horas. CNM. Sevilla. 1994
- Especificación, diseño e implementación de sistemas digitales. 16 horas. Univ. Politécnica de Madrid. 1995
- Sesiones de Actualización Tecnológica: Adaptación a las nuevas tendencias del mercado. 1 crédito (10 horas). Escuela Superior de Ingeniería. Cádiz, Mayo 1997.
- Inglés (nivel inicial), 40 horas. Centro Superior de Lenguas Modernas. Univ. de Cádiz. 2003

3.B. CALIDAD DE LA FORMACIÓN POSDOCTORAL

3.B.1. BECAS POSDOCTORALES

3.B.2. OTROS MÉRITOS ASOCIADOS A LA CALIDAD DE LA FORMACIÓN POSTDOCTORAL. (enumerar y describir en un máximo de 20 líneas)

3.C OTROS MÉRITOS ASOCIADOS A LA FORMACIÓN ACADÉMICA. (Describir en un máximo de 20 líneas)

- Asistente a:
- V Escuela de Microelectrónica. Sesiones Científicas. Univ. de Granada. 1990
 - V Escuela de Microelectrónica. Seminario Avanzado y Ciclo de Conferencias. Univ. de Granada. 1990
 - Curso Internacional: "Microelectrónica: Diseño y Test de Circuitos Integrados Digitales". 20 horas. Univ. Internacional Menéndez Pelayo. Sevilla, 1990
 - Curso internacional: "Microelectrónica: Tópicos avanzados". 20 horas. Univ. Internacional Menéndez Pelayo. Sevilla, 1991

4. EXPERIENCIA EN GESTIÓN Y ADMINISTRACIÓN EDUCATIVA, CIENTÍFICA, TECNOLÓGICA Y OTROS MÉRITOS.

4.A. DESEMPEÑO DE CARGOS UNIPERSONALES DE RESPONSABILIDAD EN GESTIÓN UNIVERSITARIA RECOGIDOS EN LOS ESTATUTOS DE LAS UNIVERSIDADES, O QUE HAYAN SIDO ASIMILADOS, U ORGANISMOS PÚBLICOS DE INVESTIGACIÓN DURANTE AL MENOS UN AÑO.

Denominación del puesto

Coordinador de asignaturas - Asimilado a Director de Sección Departamental

Actividad desarrollada

Planificación y coordinación de todas las actividades docentes, teóricas y prácticas, de las asignaturas. Coordinación de los profesores implicados en las mismas. Coordinación y gestión de los laboratorios correspondientes. Mediación en los conflictos.

Entidad

Departamento de Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

País

España

Universidad

Universidad de Cádiz

Facultad / Escuela / Departamento

Escuela Superior de Ingeniería

Fecha desde

01/10/1994

Duración

31/12/2011

Denominación del puesto

Secretario de Departamento

Actividad desarrollada

Dar fe de las resoluciones y acuerdos de los órganos de gobierno, dirección y gestión del departamento, custodiar el archivo, el sello y el libro de actas del departamento, expedir certificaciones, participación en la organización de las tareas docentes y de investigación del departamento, elaboración del presupuesto y control del gasto, así como ejercer la representación del departamento en ausencia del Director.

Entidad

Departamento de Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

País

España

Universidad

Universidad de Cádiz

Facultad / Escuela / Departamento

Escuela Superior de Ingeniería

Fecha desde

06/07/1996

Duración

03/11/1998

Denominación del puesto

Coordinador del Área de Arquitectura y Tec. de Computadores- Asimilado a Director de Sección Dep.

Actividad desarrollada

Coordinación de todas las actividades del área: distribución de la carga docente del profesorado, gestión del presupuesto, elaboración de informes de actividad, participación en contratos programas, enlace con la dirección del centro y la dirección del departamento.

Entidad

Departamento de Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

País

España

Universidad

Universidad de Cádiz

Facultad / Escuela / Departamento

Escuela Superior de Ingeniería

Fecha desde

18/01/2002

Duración

08/03/2004

Denominación del puesto

Coordinador del Área de Arquitectura y Tec. de Computadores- Asimilado a Director de Sección Dep.

Actividad desarrollada

Coordinación de todas las actividades del área: distribución de la carga docente del profesorado, gestión del presupuesto, elaboración de informes de actividad, participación en contratos programas, enlace con la dirección del centro y la dirección del departamento. En el presente curso el área está formada por 12 profesores, 8 de ellos a tiempo completo. Es responsable de la docencia de 13 asignaturas de Grado, 1º ciclo y 2º ciclo, así como participa en 7 asignaturas de doctorado.

Entidad

Departamento de Ingeniería de Sistemas y Automática, Tecnología Electrónica y Electrónica

País

España

Universidad

Universidad de Cádiz

Facultad / Escuela / Departamento

Escuela Superior de Ingeniería

Fecha desde

26/05/2010

Duración

23/07/2012

4.B. DESEMPEÑO DE PUESTOS EN EL ENTORNO EDUCATIVO, CIENTIFICO O TECNOLÓGICO DENTRO DE LA ADMINISTRACIÓN GENERAL DEL ESTADO O DE LAS COMUNIDADES AUTÓNOMAS DURANTE AL MENOS UN AÑO.

Denominación del puesto

Jefe del Departamento de Electrónica

Actividad desarrollada

Dirigir y coordinar las actividades académicas del departamento. Coordinar la elaboración de la programación didáctica de la materias del departamento. Coordinar la organización de espacios e instalaciones, adquirir el material y el equipamiento específico asignado al departamento. Convocar y presidir las reuniones ordinarias del departamento.

Entidad

Consejería de Educación y Ciencia

País

España

CC.AA.

Andalucía

Facultad / Escuela / Departamento

I.F.P. Las Salinas - San Fernando (Cádiz)

Fecha desde

01/10/1983

Duración

30/09/1984

Denominación del puesto

Jefe de Estudios

Actividad desarrollada

Ejercer la jefatura del personal docente en todo lo relativo al régimen académico. Coordinar las actividades de carácter académico de profesores y alumnos. Elaborar los horarios académicos de alumnos y profesores. Coordinar las actividades de los jefes de departamento y de los tutores. Elaborar la programación general anual, junto con el resto del equipo directivo. Garantizar el procedimiento disciplinario del Centro para imponer las correcciones oportunas.

Entidad

Consejería de Educación y Ciencia

País

España

CC.AA.

Andalucía

Facultad / Escuela / Departamento

I.F.P. Las Salinas - San Fernando (Cádiz)

Fecha desde

01/10/1984

Duración

30/06/1986

Denominación del puesto

Jefe del Departamento de Electrónica

Actividad desarrollada

Dirigir y coordinar las actividades académicas del departamento. Coordinar la elaboración de la programación didáctica de la materias del departamento. Coordinar la organización de espacios e instalaciones, adquirir el material y el equipamiento específico asignado al departamento. Convocar y presidir las reuniones ordinarias del departamento.

Entidad

Consejería de Educación y Ciencia

País

España

CC.AA.

Andalucía

Facultad / Escuela / Departamento

I.F.P. Las Salinas - San Fernando (Cádiz)

Fecha desde

01/10/1988

Duración

30/09/1989

4.C. OTROS MÉRITOS RELACIONADOS CON LA EXPERIENCIA EN GESTIÓN Y ADMINISTRACIÓN.

- Participación en Juntas Directivas de Sociedades Científicas: Secretario de la Asociación "JCATI Y SAT, Jornadas Científicas Andaluzas en Tecnologías de la Información y Sesiones de Actualización Tecnológicas". Inscrita con el nº163.889 en el Registro Nacional y con el nº5210 en el Registro Provincial de Cádiz. Desde el 09/02/1998 hasta el 30/06/2004.
- Corresponsable de la petición, y posterior ejecución, del Laboratorio de Arquitectura y Tecnología de Computadores correspondiente al Contrato Programa del Departamento de Ingeniería de Sistemas. Bienio 1997-1998. Universidad de Cádiz.
- Responsable de la petición, y posterior ejecución, del Área de Arquitectura y Tecnología de Computadores correspondiente al Contrato Programa del Departamento de Ingeniería de Sistemas para el bienio 2000-2001. Universidad de Cádiz.
- Responsable de la petición, y posterior ejecución, del Área de Arquitectura y Tecnología de Computadores correspondiente a la Convocatoria de Infraestructura Básica 2002. Universidad de Cádiz.
- Responsable de la petición, y posterior ejecución, del Área de Arquitectura y Tecnología de Computadores correspondiente al Contrato Programa del Departamento de Ingeniería de Sistemas para el bienio 2002-2003. Universidad de Cádiz.
- Corresponsable de la petición, y posterior ejecución, del Área de Arquitectura y Tecnología de Computadores correspondiente al Contrato Programa del Departamento de Ingeniería de Sistemas para el bienio 2005-2006. Universidad de Cádiz.
- Miembro de la Comisión Permanente del Departamento de Ingeniería de Sistemas y Automática, desde el 06/07/96 al 31/11/98, desde el 18/01/02 al 8/03/04 y desde el 26/05/10 hasta 23/07/2012. Universidad de Cádiz.
- Miembro electo de la Junta de Escuela. Escuela Superior de Ingeniería. Universidad de Cádiz. Mayo, 2008 - actualidad.
- Miembro electo del Claustro de la Universidad de Cádiz. Junio 2010 - actualidad.

